

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 2 月 3 日 (03.02.2005)

PCT

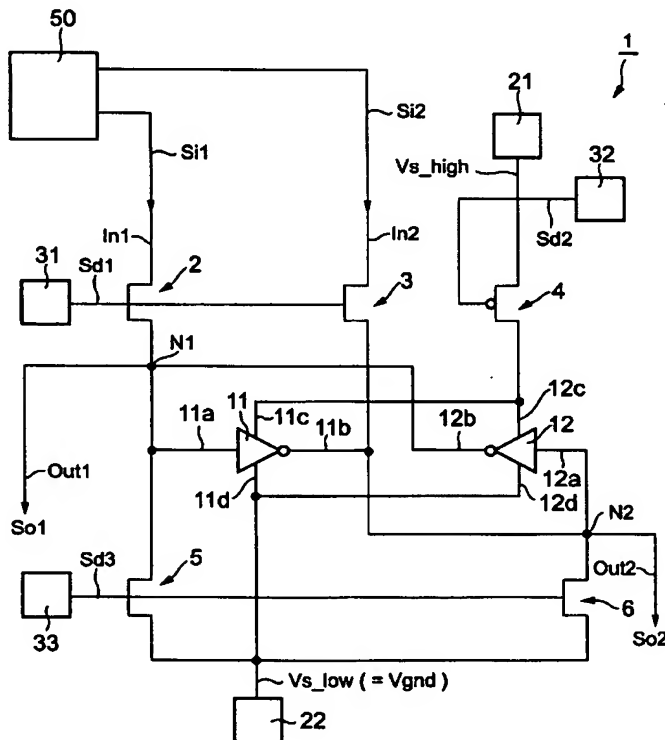
(10) 国際公開番号
WO 2005/010629 A1

- (51) 国際特許分類: G05F 1/10
(21) 国際出願番号: PCT/JP2004/010725
(22) 国際出願日: 2004 年 7 月 28 日 (28.07.2004)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ: PCT/IB03/03338 2003 年 7 月 28 日 (28.07.2003) IB
(71) 出願人 (米国を除く全ての指定国について): コーニンクレッカ フィリップス エレクトロニクス エス ヴィ (KONINKLIJKE PHILIPS ELECTRONICS N.V.) [NL/NL]; NL-5 6 2 1 BA オランダ王国 アインドーフェンフルーネヴァウツウェッハ 1 Eindhoven (NL).
(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 永井 肇 (NAGAI, Hajime) [JP/JP]; 〒1088507 東京都港区港南 2-1 3-3 7 フィリップスビル 日本フィリップス株式会社内 Tokyo (JP).
(74) 代理人: 津軽 進, 外 (TSUGARU, Susumu et al.); 〒1088507 東京都港区港南 2-1 3-3 7 フィリップスビル 日本フィリップス株式会社内 Tokyo (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,

[続葉有]

(54) Title: VOLTAGE CONVERTER APPARATUS

(54) 発明の名称: 電圧変換装置



(57) Abstract: A voltage converter apparatus (1) for receiving an input signal (Si1), which has a high input voltage (V_{i_high}) and a low input voltage (V_{i_low}), and converting the voltage level of the input signal (Si1) to output the resultant signal as an output signal (So1), comprising a first input part (In1) for receiving the input signal (Si1); a first output part (Out1) for outputting the first output signal (So1); and voltage converting means having a TFT (2) for performing switching between at least two states including a connection state in which the first input part (In1) is connected to a first node (N1) and a disconnection state in which the first input part (In1) is disconnected from the first node (N1); wherein the voltage converting means has first voltage dropping means for dropping the voltage at the first node (N1) prior to a change from the state in which the first input part (In1) is disconnected from the first node (N1) to the state in which the first input part (In1) is connected to the first node (N1).

[続葉有]



DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 高入力電圧 (V_{i_high}) と低入力電圧 (V_{i_low}) とを有する入力信号 ($Si1$) を受け取り、入力信号 ($Si1$) の電圧レベルを変換して出力信号 ($So1$) として出力する電圧変換装置 (1) であって、上記電圧変換装置 (1) が、上記入力信号 ($Si1$) を受け取る第1の入力部 ($In1$) と、第1の出力信号 ($So1$) を出力する第1の出力部 ($Out1$) と、第1の入力部 ($In1$) が第1のノード ($N1$) に接続された接続状態と、第1の入力部 ($In1$) が第1のノード ($N1$) から切り離された切断状態とを含む少なくとも2つ以上の状態の間で切替えを行うためのTFT (2) を有する電圧変換手段とを備え、上記電圧変換手段が、第1の入力部 ($In1$) が第1のノード ($N1$) から切り離された状態から、第1の入力部 ($In1$) が第1のノード ($N1$) に接続された状態に変化する前に、第1のノード ($N1$) の電圧を降下させるための第1の電圧降下手段を有する。